1. З якими пристроями забезпечує роботу процесора північний міст чіпсета?
   * з пам’яттю і відеосистемою
   * із інтерфейсами PCIe
2. Що таке вектор переривання?
   * Вектор переривання – це вказівник на відповідну програму обслуговування
3. Які регістри виконують функції адресних?
   * SI
   * DI
   * SP
4. Якщо адреса порту уведення-виведення буде більшою за 256, то вона міститься у регістрі
   * DX
5. Який розмір може мати таблиця глобального дескриптора (GDT) у 32-розрядних мікропроцесорах?
   * від 8 байт до 64К
6. Яку інформацію містить регістр вказівника команд EIP 32-розрядного процесора Intel?
   * зміщення наступної команди, яку потрібно виконати
7. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 5 машинних команд з 30 тактів до
   * 10 тактів
8. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 6 машинних команд з 36 тактів до
   * 11 тактів
9. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 7 машинних команд з 42 тактів до
   * 12 тактів
10. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 8 машинних команд з 48 тактів до
    * 13 тактів
11. Конвеєр операцій з шести позицій дозволяє скоротити час виконання 9 машинних команд з 54 тактів до
    * 14 тактів
12. Конвеєр операцій з M позицій дозволяє скоротити час виконання N машинних команд з M\*N тактів до
    * N + M - 1 тактів
13. Який максимальний обсяг може мати стек в реальному режимі роботи процесора?
    * 65536 байт
14. Які з перелічених відповідей відображують особливості архітектури Nehalem?
    * техпроцес – 45 нм. підтримка пам’яті DDR3, всі ядра розміщені на одному кристалі
    * на самому процесорі розташований двоканальний або триканальний контролер оперативної пам’яті DDR3
    * в процесор інтегрована системна шина QPI або DMI, в чіп може бути вбудовано графічне ядро
    * містить загальну для всіх ядер кеш-пам’ять третього рівня
15. З якими пристроями забезпечує роботу процесора південний міст чіпсета?
    * із зовнішніми пристроями
16. Які регістри зберігаються у стеку перед опрацюванням переривання?
    * Регістр ознак, регістр команд, сегментний регістр коду
17. Який розмір може мати таблиця локального дескриптора (LDT) у 32-розрядних мікропроцесорах?
    * від 8 байт до 64К
18. Векторний процесор – це
    * процесор, в якому операндами деяких команд можуть виступати впорядковані масиви даних - вектори
19. Для чого потрібна LDT у 32-розрядних мікропроцесорах? Де зберігаються вказівники на їх поточні значення?
    * Таблиця локального дескриптора (LDT) містить дескриптори, які асоціюються (співвідносяться) з заданою задачею і забезпечують механізм для ізоляції коду і сегмента даних заданої задачі від решти операційної системи. Вказівники на їх поточні значення зберігаються у регістрі LDTR.
20. Для чого використовують у сучасних мікропроцесорах режим системного керування SMM?
    * набір команд для реалізації системи керування енергоспоживанням
21. Що відбувається з покажчиком стека (регістром SP) при приміщенні даних у стек?
    * Він зменшується
22. Постійний запам’ятовуючий пристрій служить для:
    * зберігання програм початкового завантаження комп’ютера і тестування його вузлів
23. Що розуміють під терміном переривання у 32-розрядних процесорах?
    * Переривання – це припинення виконання поточної програми для опрацювання асинхронних зовнішніх умов (апаратні помилки)
24. Що таке стекова пам’ять?
    * Стек – це область пам’яті, спеціально виділена для тимчасового збеігання параметрів чи програмних даних, які необхідні для інформаційного зв’язку програм і процедур.
25. Яка формула є правильною для визначення максимального розміру віртуальної пам’яті на задачу у 32-розрядному процесорі?
26. Скільки прямо доступних сегментів пам’яті містить базова архітектура 32-розрядного процесора Intel?
    * шість, кожний розміром до 4 Гбайт
27. Яка пара регістрів характеризує рядок-приймач?
    * ES, DI
28. Яка пара регістрів характеризує рядок-джерело?
    * DS, SI
29. З якою метою у процесорі запроваджено розширення MMX?
    * Розширення MMX використовують для організації мультимедійної роботи та опрацювання 2D і 3D графічних файлів.
    * Розширення MMX використовують для організації опрацювання потокових відео.
30. Вкажіть найшвидший вид пам’яті при обміні даними:
    * Кеш-пам’ять 1 рівня
31. Що таке обчислювальний кластер?
    * Декілька незалежних обчислювальних вузлів(серверів), що використовуються спільно і працюють як одна система переважно для збільшення швидкості обрахунків за допомогою паралельних обчислень.
32. На базі яких схем функціонує динамічна пам’ять сучасного комп’ютера?
    * схем на базі конденсаторів
33. Один з периферійних пристроїв Вашого ПК використовує сигнал NMI для повідомлення про виняткову ситуацію. Яке переривання слід обробляти процесору для отримання цих повідомлень?
    * 02h
34. Які типи адресних просторів у IBM-подібних ПК Ви знаєте?
    * Логічний, лінійний і фізичний
35. Для чого потрібні регістри DR?
    * Для забезпечення режиму налагодження
    * Для організації покрокового режиму роботи мікропроесора
36. Що називаємо виконавчою адресою у у IBM-подібних ПК?
    * Виконавча адреса – це переміщувана адреса всередині сегмента пам’яті, яка обчислюється за певними правилами
37. Яку дію виконує команда out dx, ax?
    * Виводить два байти регістра AX в 16-бітний порт з номером, зазначеним у регістрі DX
38. Які з перелічених відповідей відповідають особливостям архітектури Intel Haswell?
    * Повністю новий дизайн кеша, покращені механізми енергозбереження
    * Підтримка технології Thunderbolt, можливий інтегрований векторний спвпроцесор
    * Додано інструкції Advanced Vector Extensions 2, зокрема FMA (Fused Multiply Add)
    * Розширення команд TSX для апаратної підтримки транзакційної пам’яті
39. До внутрішньої пам’яті комп’ютера не відносяться:
    * Жорсткий диск
40. Як називається область пам’яті певного призначення, всередині якої підтримується лінійна адресація?
    * Сегмент
41. Яка відмінність між скалярним і суперскалярним процесором?
    * Скалярним називають процесор з єдиним конвеєром виконання команд, а суперскалярний процесор має більше одного конвеєра, які здатні опрацьовувати інструкції паралельно
42. Який розмір може мати таблиця дескриптора переривань (IDT) у 32-розрядних мікропроцесорах?
    * від 8 байт до 64К
43. Скільки рівнів кеш-пам'яті застосовують у сучасних процесорах?
    * 1-4
44. У чому суть архітектури з неоднорідним доступом до пам'яті( NUMA) ?
    * організація пам'яті в паралельних архітектурах ЕОМ, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір.
    * на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер
    * доступ до різних областей спільної пам’яті в паралельних архітектурах ЕОМ займає різний час, тому ці архітектури називаються неоднорідними
45. Після вимикання комп'ютера вся інформація стирається з
    * оперативної пам’яті
    * КЕШ-пам’яті
46. Як можна дізнатися процесору, де подивитися інформацію про сегмент, ґрунтуючись на інформації з селектора?
    * проаналізувавши поля дескриптора сегменту, використавши селектор (вміст сегментного регістра від 2 до 15 розряду) у ролі вказівника дескриптора
47. Що означає увімкнення 14–го біта регістра ознак (NT) в «1»?
    * сегмент стану TSS поточного завдання забезпечує зворотний зв'язок з TSS попередньої задачі
    * поточне завдання «вкладене» в іншу, перервану задачу
48. Які функції виконує BIOS?
    * BIOS – базова система вводу-виводу, призначена для зняття залежності операційної системи від апаратних особливостей конкретної системної плати
    * BIOS – зберігається у постійній пам’яті і виконує початкову ініціалізацію машини після її увімкнення
49. Як розрізняють переривання залежно від причини їхньої появи?
    * Залежно від природи їх появи переривання розрізняють внутрішні і зовнішні
50. Як розрізняють переривання залежно від способу реагування на їхню появу?
    * Залежно від способу реагування на їх появу розрізняють переривання масковані і немасковані.
51. Скільки рівнів захисту має 32-розрядний процесор?
    * 4 рівні: 0 – найвищий, 3-ий - найнижчий
52. Що таке дескриптор? Виберіть правильні відповіді
    * Дескритори – це структури даних, які використовують для означення властивостей програмних елементів (сегментів, вентилів і таблиць).
    * Дескриптор визначає положення елемента у пам’яті, розмір області, яку він займає (тобто межу), його призначення і характеристику захисту
53. За якими адресами (молодшими чи старшими) зберігається байт молодшого порядку у подвійному слові?
    * 16-бітове слово уводиться у пам’ять так, що старший байт міститься у комірці з більшим номером
54. У чому суть технології HyperThreading (віртуальна багатопоточність)?
    * технологія, яка дозволяє виконувати одному ядру два потоки інструкцій одночасно, що дозволяє збільшити продуктивність
    * технологія «одночасної багатонитевості», яка використовує можливості незадіяних регістрів і блоків процесора, дозволяючи йому підняти продуктивність до 30%
55. Оперативна пам’ять має наступну структуру:
    * складається з комірок, кожна комірка має адресу і вмістиме.
56. Як називають виняток, який виявляється і опрацьовується одразу після виконання команди з помилкою?
    * Пастка
57. Ключовими особливостями захищеного режиму є:
    * свопінг сторінок
    * захист пам’яті
    * багатозадачність
58. Які функції виконує конвеєр процесора ЕОМ?
    * Конвеєр – це пристрій, у якому в процесі виконання команд програми відбувається суміщення етапів (стадій) виконання для декількох команд
59. Які типи архітектур кеш-пам’яті маємо залежно від способу відображення блоку основної пам’яті на рядок кешу?
    * Розрізняють три типи: кеш прямого відображення, повністю асоціативний кеш, набірно-асоціативний кеш.
60. КЕШ пам’ять, в якій будь-який рядок основної пам’яті може розміщуватися в будь-якому рядку буферної пам’яті – це
    * повністю асоціативна кеш-пам’ять
61. Які з перелічених відповідей можливі у архітектурі Broadwell?
    * техпроцес — 14 нм, наявність команд для попереднього вибирання рядка кеш-пам’яті
    * наявність команд для роботи з числами довільної точності
    * наявність команд для для генерації випадкового числа розміром 16, 32 або 64 біта.
62. Яка розрядність адресної шини у мікропроцесорі Intel 8086?
    * 20
63. У чому полягає спеціальне призначення базових (BX, BP) та індексних (SI, DI) регістрів в реальному режимі роботи процесора?
    * Тільки ці регістри можуть використовуватися для адресації масивів даних з використанням зміщення
64. Який сегментний регістр за замовчанням використовується при посиланнях на дані, що знаходяться в стекові?
    * SS
65. Для чого використовується сегментний регістр CS?
    * Сегментний регістр CS завжди вказує сегментну адресу сегменту коду програми
66. КЕШ пам’ять призначена для:
    * підвищення продуктивності процесора
    * тимчасового зберігання часто використовуваних даних
67. У яких випадках деякі команди використовують певні регістри неявно?
    * перекодування (регістр BX),
    * множення, ділення байтів (регістр АH),
    * операції з рядками (регістри SI, DI)
68. Скільки 16-бітових портів може мати 32-розрядний процесор?
    * 32768
69. Мінімальною адресною одиницею є у процесорах фірми Intel є
    * байт
70. Необхідно адресувати велику кількість даних, що знаходяться в стеку. Які два регістри доведеться використовувати найбільш часто, оскільки вони за замовчуванням пов'язані з сегментним регістром SS?
    * BP
    * SP
71. Які дії виконує центральний процесор у разі появи сигналу в лінії RESET
    * встановлює у регістрі ознак біт IF = 0;
    * занулює вказівник команд IP
    * засилає шістнадцятковий код FFFF у регістр сегмента команд
72. Як називається таблиця дескрипторів переривань в захищеному режимі?
    * Таблиця дескрипторів переривань (IDT), яка містить дескриптори переривань, які відображають адреси 256 векторів переривань. Вказівники на їх поточні значення зберігаються у регістрі IDTR.
    * Таблиця дескрипторів переривань (IDT), де можуть бути тільки вентилі задач, переривань і пасток
73. Яĸ може змінити рівень привілеїв даних або процедур 32-розрядний процесор?
    * За допомогою спеціальних пристроїв – шлюзів або вентилів.
74. Яĸий розмір стеĸового сегмента у 32-розрядних міĸропроцесорах Intel?
    * 64К
75. Регістр процесора AX, виĸористовуваний у більшості математичних операцій для зберігання, яĸ аргументу, таĸ і результату, часто називається
    * Акумулятором
76. Яка відмінність між перериваннями процесора внутрішніми і зовнішніми?
    * Внутрішні і зовнішні переривання розрізняють, залежно від природи їх появи.
77. Де зберігається селектор і що це таке?
    * селектор – це вміст сегментного регістра і відіграє роль вказівника дескриптора сегменту.
78. Який розмір сторінки можливий у архітектурі x86\_64?
    * 4К, 2М;
79. Який з наступних регістрів є вказівником стеку?
    * SP;
80. Протокол наскрізного запису WT використовується
    * для запису безпосередньо в пам'ять і кеш одночасно
81. Ви зберігаєте в стеку регістри AX, BX, CX, DX. У якому порядку необхідно витягати їх з стека?
    * DX, CX, BX, AX
82. Для того, щоб інформація зберігалася після вимикання комп’ютера, її треба записати:
    * в ПЗП
    * на жорсткий диск
83. Скільки є типів сегментів оперативної пам’яті у ІВМ-подібному ПК і яких?
    * 3 типи: сегменти команд, даних і стеку.
84. Який розмір пам'яті введення/виведення І за допомогою яких команд реалізовано ввід/вивід у процесорах Intel?
    * 64 К. команда введення IN виведення OUT
85. Які біти і в яких регістрах відповідають за вминання сторінкового режиму доступу до пам'яті?
    * 31 біт регістра CR0
86. Яка відмінність між перериванням і винятком?
    * Відмінності між перериваннями і винятками полягають в тому, що переривання опрацьовують асинхронні зовнішні умови, тоді як винятки – помилки команд
87. Процес пошуку та усунення помилок у програмі, вироблений за результатами її прогону на комп'ютері, має назву
    * налагодження
88. У захищеному режимі роботи процесора початкові адреси сегментів отримують:
    * вибиранням адреси з таблиць сегментних дескрипторів, вхід до яких задається вмістами сегментних регістрів
89. Скільки розрядів містить сегментний регістр у 32-розрядному мікропроцесopi фірми Intel?
    * 16
90. Який теоретичний максимум для загального віртуального адресного простору на 32-розрядних операційних системах?
    * 4 Гб
91. Які з наведених нижче відповідей відповідають переліку функцій, які виковує операційна система сучасного комп'ютера?
    * Забезпечення можливості доступу до стандартних системних засобів (програм, драйверів. Інформації про конфігурації тощо).
    * Збереження конфіденційності Інформації у системах, де працює багато користувачів.
    * Реакція на помилки та аварійні ситуації: контроль за нормальним функціонуванням обладнання.
92. Скільки бітів у пам'яті процесора займає чотирикратне беззнакове ціле?
    * 64
93. Які функції DMI вузла у сучасник мікропроцесорах?
    * послідовна шина розроблена фірмою intei для з’єднання південного моста материнської плати
94. Які регістри визначають у мікропроцесорі поточні сегменти даних?
    * DS, ES, FS, GS
95. Для чого потрібні регістри TR?
    * Для забезпечення режиму тестування
96. Шина, яка служить для визначення адреси (номера) пристрою, з яким процесор обмінюється інформацією в даний момент:
    * Шина адреси
97. Нехай порт з адресою 3E4h є портом уведення у буферну пам'ять пристрою друку. Який вигляд матиме команда виводу в буфер символа, що міститься у регістрі АL?
    * OUT DX, AL
98. Кожен дескриптор сегмента займає у пам’яті
    * 8 байт
99. Які з наведених нижче відповідей відповідають переліку функцій, які виконує операційна система сучасного комп’ютера?
    * Організація узгодженого виконання всіх процесів у комп’ютері; планування робіт, розподіл ресурсів.,
    * Організація обміну із зовнішніми пристроями; зберігання інформації та забезпечення доступу до неї, надання довідок.
100. Яка типова швидкість опрацювання команд у ЕОМ 1-го покоління?
     * 100 – 20000 операцій за секунду.
101. Які головні функції виконує регістр?
     * Регістр – це вузол ЕОМ, який виконує тимчасове збереження та перетворення інформації
102. Які функції регістрів і які типи регістрів використовують у побудові ЕОМ?
     * Регістр - це вузол ЕОМ. який виконує тимчасове збереження та перетворення інформації. Регістри є послідовні і паралельні, одно- і двотактні, зсувні І перетворювальні.
103. Магістрально - модульний принцип архітектури ЕОМ передбачає таку організацію апаратних засобів , за якої:
     * всі пристрої зв'язані один з одним через спеціальну багатопровідну шину, яку називають магістраллю.
104. Яке десяткове число записане у регістрі АХ=0000000100000001
     * 257
105. Яке десяткове число записане у регістрі АХ=будь-яке 16-бітне
     * Просто перетворюєте двійкове число у десяткове
106. Яка розрядність адресної шини у 32-мікропроцесорах Intel Pentium Pro і пізніших моделях?
     * 36
107. Множинний потік команд і одиночний потік даних –це архітектура:
     * MISD
108. Одиночний потік команд і одиночний потік даних –це архітектура:
     * SISD
109. Множинний потік команд і множинний потік даних –це архітектура:
     * MIMD
110. Одиночний потік команд і множинний потік даних –це архітектура:
     * SIMD
111. Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає побудову конвеєра?
     * MISD
112. Формат мікрокоманд включає наступні поля:
     * Поле коду виконуваної команди
     * Поле адреси наступної мікрокоманди
113. Яке десяткове число записане у BCD представленні Х=10001001?
     * 89
114. Яке десяткове число записане у BCD представленні Х=10010101?
     * 95
115. Яке десяткове число записане у BCD представленні Х=довільне восьмибітне число?
     * Ділите біти посередині і перетворюєте в десятковий кожну половину
116. Кому з вчених належить ідея виготовлення мікросхем?
     * Джеку Кілбі, 1958
117. Згідно до принципів фон-Неймана комп’ютер повинен містити:
     * арифметико-логічний пристрій, пристрій керування, пам'ять, зовнішні пристрої для введення і виведення інформації
118. Скільки розрядів відводиться для зберігання подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?
     * 64
119. Скільки однорозрядних виходів містить дешифратор на 4 входи?
     * 16
120. Скільки однорозрядних виходів містить дешифратор на 7 входів?
     * 128
121. Скільки однорозрядних виходів містить дешифратор на N входів?
122. Яке максимальне число імпульсів порахує двійковий 10-розрядний лічильник?
     * 1024
123. Яке максимальне число імпульсів порахує двійковий N-розрядний лічильник?
124. Що таке RISC- архітектура комп’ютерних систем. Вкажіть правильні відповіді.
     * Архітектура RISC використовує порівняно невеликий (скорочений) набір найуживаніших команд,
     * RISC-архітектуру характеризує те, що всі команди мають однаковий формат, працюють з операндами, які розташовані у регістрах процесора.
125. Скільки розрядів відводиться для зберігання довгого подвійного дійсного числа з плаваючою комою у регістрах 32-розрядного мікропроцесора фірми Intel?
     * 80
126. Скільки байт у пам’яті персонального комп’ютера на базі 64-розрядного мікропроцесора займає дійсне число з подвійною точністю?
     * 8 байт
127. Хто вперше і коли (серед відомих історичних фактів) побудував електромеханічну обчислювальну машину?
     * Конрад Цузе, 1941
128. Хто очолював роботу зі створення першої в Україні ЕОМ і як вона називалася?
     * О.С.Лебедєв, МЭСМ
129. Яка з відповідей правильно описує роботу jk-тригера?
     * тригер змінює свій стан у разі надходження імпульсу на вхід синхронізації при j=k=1
130. Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає створення структур векторного або матричного опрацювання даних?
     * SIMD
131. Що означає термін VLIW-архітектура?
     * VLIW - архітектура характерна для процесорів з декількома обчислювальними пристроями, де одна інструкція процесора містить декілька операцій, які повинні виконуватись паралельно.
132. Який тип даних називаємо символом?
     * Символ – це байтове подання керівних та алфавітно-цифрових символів у кодуванні ASCII.
133. Скільки розрядів мають регістри співпроцесора, які опрацьовують формати даних з плаваючою комою?
     * 32, 64, 80
134. Що таке суматор?
     * Суматор – пристрій, що виконує сумування чисел на підставі правил порозрядного додавання з урахуванням переносів, які спрямовують у старші розряди
135. У чому полягає суть лічильного тригера?
     * Цей тригер змінює свій стан у разі надходження кожного вхідного імпульсу
136. Що означає термін MISC-архітектура?
     * MISC-архітектура характерна для ЕОМ, які мають мінімальний набір інструкцій
137. Які з наведених операційних систем належать до категорії багатокористувацьких?
     * UNIX, Windows NT
138. Яка з відповідей правильно описує роботу Т-тригера?
     * тригер змінює свій стан у разі надходження кожного вхідного імпульсу
139. Як оптимально побудувати десятковий лічильник?
     * Увести обернені зв’язки у двійковому лічильнику зі старших розрядів
140. Де найчастіше реалізують тип взаємодії потоку команд і потоку даних БКОД?
     * Для реалізації конвеєрного опрацювання даних
141. Чому дорівнює 1 мегафлопс?
     * мільйону операцій з плаваючою комою за секунду
142. Які типи даних використовує технологія MMX?
     * почетверене слово
     * упаковані 8-байтові структури
143. Тактова частота процесора - це:
     * число імпульсів за одну секунду, які виробляє високоточний генератор для синхронізації;
144. У чому полягає суть роботи дешифратора?
     * Дешифратор – пристрій який виконує перетворення n-розрядного двійкового коду в однорозрядний з основою р=2n;
145. Сĸільĸи можливих слів можна сĸласти з 4-х бітів?
     * 16
146. Сĸільĸи можливих слів можна сĸласти з N бітів?
147. Результат додавання двох двійĸових чисел 1011, 11 +11, 11 дорівнює:
     * 1111, 10
148. Результат додавання двох двійĸових чисел X + Y дорівнює:
     * Додаєте в стовпчик двійкові числа (або юзаєте калькулятор)
149. Що таĸе CISC- архітеĸтура ĸомп’ютерних систем?
     * CISС архітеĸтура ĸомп’ютера передбачає наявність повного набору ĸоманд, яĸі виĸонує міĸропроцесор. До цього типу належить сімейство ПЕОМ на базі міĸропроцесорів х86.
150. Хто вперше і коли (серед відомих історичних фактів) запропонував проект механічної машини, спроможної додавати 13-розрядні десяткові числа?
     * Леонардо да Вінчі, 1452-1519
151. Вам необхідно отримати побітовое представлення числа. Яка ознака братиме участь в операції перевірки установки / скидання кожного з бітів числа за умови, що використовується команда зсуву?
     * ознака переносу
152. Хто вперше і коли (серед відомих історичних фактів) запропонував використовувати для введення і запам’ятовування інформації перфокарти?
     * Жозеф Марі Жакар, 1799
153. Принцип відкритої архітектури полягає в наступному:
     * Регламентуються і стандартизуються тільки опис принципу дії комп'ютера і його конфігурація.
154. Де найчастіше реалізують тип взаємодії потоку команд і потоку даних ОКБД?
     * Для реалізації технології ММХ.
155. Яка довжина вказівника у 64-розрядних мікропроцесорах?
     * 8 байт
156. У процесі перетворення растрового графічного файлу кількість кольорів зменшилася з 65535 до 256. У скільки разів зменшиться інформаційний обсяг файлу?
     * у 2 рази
157. У процесі перетворення растрового графічного файлу кількість кольорів зменшилася з до. У скільки разів зменшиться інформаційний обсяг файлу?
     * M / N
158. Вкажіть відмінності архітектури CISC від архітектури RISC.
     * Команди архітектури RISC дозволяють задіяти всі внутрішні регістри процесора, команди архітектури CISC - тільки певні,
     * Команди архітектури RISC, як правило, виконуються швидше, ніж команди архітектури CISC, В архітектурі CISC команди мають змінну довжину, в RISC - постійну
     * Програми для архітектури CISC, як правило, довше програм для архітектури RISC
159. Яке максимальне натуральне число може бути представлено беззнаковим цілим?
     * 65536
160. Що означає термін « системна магістраль»?
     * Інформаційна шина, яку використовують для організації передавання даних між вузлами ЕОМ
161. Основна шина, яка використовується для передачі інформаційних кодів між усіма пристроями мікропроцесора, називається:
     * Шина даних
162. Який тип архітектури обчислювальних систем згідно до класифікації Флінна передбачає, що всі процесори працюють зі своїми потоками команд і власними потоками даних?
     * MIMD
163. Що означає віртуальний 8086-режим роботи 32-розрядного процесора?
     * Віртуальний режим 32-розрядного процесора (V86) дає змогу скористатися всіма перевагами цього процесора і крім того, виконувати в ньому програми, як і в реальному режимі розрядів
164. Скільки регістрів для чисел з плаваючою комою мають процесори з архітектурою ІA-64?
     * 128
165. Скільки універсальних цілочислових регістрів мають процесори з архітектурою IA-64?
     * 128
166. Що таке RS-тригер?
     * RS-тригери - логічні пристрої, які мають два стійкі стани а для перемикання тригерів з одного стану інший використовують вхідні логічні схеми з роздільним установленням 0 і 1.
167. За непрямого адресування адреса пам'яті міститься:
     * в одному з базових регістрів
168. У чому суть множинно-акумулюючих команд в процесорах з архітектурою ІА-64?
     * це команди призначені для роботи з числами з плаваючою комою
     * множинні операції дають змогу виключити одну операцію округлення тому точність операції в точність при використанні двох стандартних операцій множення і додавання
169. Як називають роз'єми на материнській платі для під'єднання додаткових пристроїв?
     * Слоти
170. Які з наведених нижче відповідей не належать до переліку функцій, які виконує операційна система сучасного комп’ютера?
     * Організація обміну даними із оперативної пам’яті до кеш-пам’яті.
171. **Чи підтримує 32-розрядний процесор одночасну роботу зі сторінками і сегментами?**
     * Так
172. Що означає тип даних вказівник?
     * Вказівник – особливий тип даних, значенням якого є адреса певного байта оперативної пам’яті.